

<b>Họ và tên:</b>	<b>Đề thi giữa kỳ</b>	<b>Đề 1</b>
<b>Lớp:</b>		
<b>Nhóm:</b>		
	<b>Môn:</b> Cấu trúc máy tính và vi xử lý	
	<b>Thời gian:</b> 45 phút	

Đề thi gồm 04 câu tự luận, cho phép sử dụng tài liệu và máy tính bỏ túi, không được sử dụng tài liệu trong máy tính (để bàn, xách tay) và điện thoại.

**Câu 1.** Máy A có CPI = 5 và xung nhịp 1.5 GHz thực hiện một chương trình 2 triệu lệnh. Máy B có CPI = 2 và xung nhịp 800 MHz thực hiện một chương trình 3 triệu lệnh.

- Tính thời gian thực hiện của mỗi máy. **(2 điểm)**
- Máy nào có hiệu năng hoạt động cao hơn. Giải thích. **(1 điểm)**

**Câu 2.** Một bộ xử lý 32 bit thực hiện một lệnh gồm 5 bước: lấy lệnh (3 chu kỳ), giải mã lệnh (3 chu kỳ), lấy toán hạng (3 chu kỳ), tính toán (2 chu kỳ), lưu kết quả (2 chu kỳ). Bộ xử lý hoạt động với tần số xung đồng hồ 200 MHz và hệ thống dedicated bus với độ rộng bus dữ liệu là 32 bit và độ rộng bus địa chỉ là 24 bit. Với hệ thống này việc truy cập bộ nhớ cần 1 chu kỳ truyền địa chỉ và 1 chu kỳ truyền dữ liệu.

- Tính MIPS. **(1 điểm)**
- Giả sử sau khi kết thúc việc lấy toán hạng, có tín hiệu kích hoạt từ đường tín hiệu ngắt. Sau bao lâu bộ xử lý sẽ thực hiện chu kỳ xử lý ngắt? **(1 điểm)**
- Nếu hệ thống sử dụng bus dữ liệu 16 bit thì sẽ ảnh hưởng đến tốc độ xử lý như thế nào và bao nhiêu? Giải thích. **(0.5 điểm)**
- Nếu hệ thống sử dụng bus địa chỉ 16 bit thì sẽ ảnh hưởng đến tốc độ xử lý như thế nào và bao nhiêu? Giải thích. **(0.5 điểm)**
- Nếu hệ thống sử dụng multiplexed bus 32 bit thay vì dedicated bus thì sẽ ảnh hưởng đến tốc độ xử lý như thế nào và bao nhiêu? Giải thích. **(1 điểm)**

**Câu 3.** Vẽ sơ đồ logic cho biểu thức sau: **(2 điểm)**

$$F(A, B, C, D) = \overline{(\overline{AC} + \overline{D} + \overline{B})} (AB + C)$$

**Câu 4.** Tối giản biểu thức sau dùng phương pháp biến đổi logic trong đại số Boole. **(1 điểm)**

$$(\overline{A} + \overline{B} + \overline{D})(\overline{A} + B + \overline{D})(B + C + D)(A + \overline{C})(A + \overline{C} + D)$$

-----Hết-----